

스태츠칩팩코리아

SCK20-K11-300호

수 신 : 각 대학원 취업지원부장

참 조 : 취업지원부서 교수님

제 목 : 스태츠칩팩코리아 R&D Engineer 석사 신입 사원 채용 협조 요청

1. 우수한 인재를 육성하여 배출하는 귀교의 무궁한 발전을 기원합니다.
2. 당사는 반도체 Packaging 및 TEST 전문기업으로 한국을 비롯하여 싱가포르, 중국의 생산거점에서 지난 37여년 간 쌓아 온 기술력과 고객서비스 Know-how를 바탕으로 국내외 유수의 반도체회사들에게 Total Solution 을 제공하고 있는 글로벌기업입니다.
3. 당사는 R&D Engineer를 아래와 같이 채용할 예정이오니 이에 귀교의 우수한 인재들이 당사에 입사 지원할 수 있도록 협조 요청 드립니다.

- 아 래 -

○ 모집대상 및 지원자격

모집 분야	R&D Engineer	모집인원
담당직무	- 차세대 SoC/SiP Packaging 기술 개발 - 신규 Material/Process/Technology/Patent 개발 - Production 부서와의 Co-op 및 Customer Request 대응	0명
지원 자격	- 석사 학력 소지자 (2021.02 졸업 예정자 지원 가능) (졸업예정자의 경우, 결격 사유 없이 취업 가능할 경우에만 가능) - 전공: 반도체 관련 전공 (전기/전자/신소재/재료/등) - 학점: 전공학점 3.0 이상 - 영어: TOEIC 750 이상 or TOEIC Speaking 130 이상 or OPIC IM2 이상	
근무 조건	1. 근무형태: 정규직 (정규직 수습 3개월 적용) 2. 초임 연봉: 3,500만원 3. 근무시간: 08:30 ~ 17:30 (월 ~ 금) 4. 근무지: 인천 영종도 5. 해외여행에 결격 사유가 없는 자	

○ 복리후생

- ※ 인천 지역 교대근무 셔틀버스 운행 및 지방 거주자 기숙사 제공
- 식사 제공 / 휴가제도 (연차 + 연중휴가) / 개인연금지원 / 어학교육비 지원 / 주택용자금 지원
- 경조금 지원 / 학자금 지원 / 의료비 지원 / 직장 내 어린이집 운영 / 명절상품권 지급 / 등

○ 접수방법

- 첨부된 이력서 작성 및 취합 후 (byeongcheol.ra@jcetglobal.com)으로 지원서 제출
- 접수 기간: 2020.11.25(수) ~ 2020.12.04(금) 14:00시 까지

○ 채용절차



※ 면접 예정일 및 장소: 추후 공지 예정

○ 기타

- 기타 문의 사항은 스태츠칩팩코리아 HR팀 채용 담당자에게 문의 바랍니다.
- 채용담당자 연락처: Tel : 032-340-3006 FAX : 032-340-6501) 끝.

인천광역시 중구 자유무역로 191
스태츠 칩팩코리아 HR팀장
[직인 생략]